

## Teknisk information: DECSYSTEM 2060

DECSYSTEM 2060 består av en KL10-CPU ur PDP-10 familjen. Det är en 36 bitars arkitektur med virtuellt minne och är en efterföljare till PDP-6. Ett av maskinens tre skåp innehåller en hel PDP-11/40 för hantering av terminal-I/O och boot. Maskinen hade plats för 2kW cacheminne. Instruktionsuppsättningen har den unika egenskapen att storleken på en byte kunde väljas fritt för instruktionerna för manipulering av bytes.

Processor: KL10  
Minne: 4MW (ca 18MB)  
I/O: MASSBUS  
OS: ITS och TOPS-20

Hårddiskar och bandstationer kopplades till maskinen genom de massiva MASSBUS kablarna.

## Technical information: DECSYSTEM 2060

DECSYSTEM 2060 contains a KL10 CPU from the PDP-10 family. It is a 36 bit architecture with virtual memory and is a successor to the PDP-6. One of the machines three cabinets contains a whole PDP-11/40 for terminal I/O and boot. The machine has room for 2kW of cache. The instruction set has the unique feature that the size of a byte could be chosen freely for the instructions that manipulates bytes.

Processor: KL10  
Memory: 4MQ (approximately 18MB)  
I/O: MASSBUS  
OS: ITS and TOPS-20

Hard drives and tape drives were connected to the machine via the massive MASSBUS cables.